1º Máster Universitario en Ingeniería de Telecomunicación							1er. Cuatrimestre	
Lunes		Martes		Miércoles	Miércoles Jueves		Viernes	
С	-Т	P1		C-ST	С-Т		C-ST	
-1.2 (Aula	polivalente)	1.5		1.5	-1.2 (Aula polivalente)		1.5	
	SAC		1	C-ST	SAC(A1)	P1(A2)	C-ST	
	1.5		5	1.5	2.7	1.5	1.5	
	SAC		SAC(A2)	C-SE	SAC(A1)	P1(A2)	С-Т	
	5 SEI(A2)	2.2 SEI/A1)	2.7	1.5 C-SE	2.7	1.5	-1.2 (Aula polivalente)	
P1(A1) 1.5	SEI(A2) 2.3	SEI(A1) 2.2	SAC(A2) 2.7	1.5	C-SE 1.5		-1.2 (Aula polivalente)	
	P1(A1) SEI(A2)		EI	SEI	C-SE		1.2 (vala polivalorito)	
1.5 2.3		1.5		1.5	1.5			

P1 Proyectos I

SEI Sistemas Electrónicos Integrados

SAC Sistemas Avanzados de Comunicaciones

C-ST Complementos de Sistemas de Telecomunicación

C-T Complementos de Telemática

C-SE Complementos de Sistemas Electrónicos

	1º Máster Universitario en Ingeniería de Telecomunicación								2o. cuatrimestre	
	Lunes		Martes		Miércoles		Jueves		Viernes	
8:30-9:30										
9:30-10:30										
10:30-11:30										
11:30-12:30										
12:30-13:30										
13:30-14:30										
15:30-16:30	CSAC 1.5		TISD 1.5		PASC 1.5		PERS(A1) 3.2	RSA (A2) 3.7		RS .5
16:30-17:30		.5		SD .5	PA		PERS(A1) RSA (A2)		PERS 1.5	
17:30-18:30	RSA (A1) 3.7	CSAC(A2) 3.10	TISD (A1) 3.7	PASC (A2)	PASC (A1)	TISD(A2) 3.7	R \$	SA .5	CSAC (A1) 3.10	PERS (A2) 3.2
18:30-19:30	RSA (A1) 3.7	CSAC(A2) 3.10	TISD (A1) 3.7	PASC (A2)	PASC (A1) 1.5	TISD(A2) 3.7		SA	CSAC (A1) 3.10	PERS (A2) 3.2
19:30-20:30										
20:30-21:30										

CSAC	Circuitos y Sistemas Avanzados para Comunicaciones
TISD	Tecnologías de Internet y Sistemas Distribuidos
PASC	Procesado Avanzado de Señal en Comunicaciones
RSA	Redes y Servicios Avanzados
PERS	Planificación y Explotación de Redes y Servicios

	2º Máster Universitario en Ingeniería de Telecomunicación 1er. cuatrimestre								
	Lunes		Martes	Miércoles		Jueves		Viernes	
8:30-9:30									
9:30-10:30									
10:30-11:30									
11:30-12:30									
12:30-13:30									
13:30-14:30									
15:30-16:30	EAFO (A2)	DSRR (A1)	P2	AAPT	SAR	EAFO (A1)	DSRR (A2)	DSRR	
10.00 10.00	3.10	1.8	1.8	1.8	1.4	3.10	1.8	1.8	
16:30-17:30	EAFO (A2)	DSRR (A1)	P2	AAPT	SAR	EAFO (A1)	DSRR (A2)	DSRR	
	3.10	1.8	1.8	1.8	1.4	3.10	1.8	1.8	
17:30-18:30	EAFO		P2	AAPT	SAR	IAT	EMC	TDEC	
	1.8 EAFO		1.8	1.8 1.4		1.8 IAT	1.6	1.8	
18:30-19:30	1.8		DAT 1.8	AMPS 1.8		1.8	EMC 1.6	TDEC 1.8	
	DAT		DAT	AMPS		IAT	EMC	TDEC	
19:30-20:30				1.8				1.8	
20:30-21:30			1.0	AM	AMPS		1.0	1.0	
	1.8		1.8		PS	1.8	1.6		

EAFO Electrónica de Alta Frecuencia y Optoelectrónica

DSRR Diseño de Sistemas de Radiocomunicación y Radionavegación

P2 Proyectos II

EMC Electromagnetismo computacional

TEDEC Tecnologías emergentes en dispositivos electrónicos para comunicaciones

SAR Seguridad avanzada en redes

AMPS Aplicaciones Multidisciplinares del procesado de señal AAPT Arquitecturas de altas prestaciones para telecomunicaciones

DAT Desarrollo de aplicaciones para telecomunicaciones

IAT Inteligencia Artificial en Telecomunicaciones